



Kit de développement Nios® II, édition Cyclone™ II



Le kit de développement Nios II, édition Cyclone II d'Altera fournit tout ce qui est nécessaire au développement de système sur puce programmable (SOPC). Basé sur la famille de processeurs intégrés Nios II d'Altera et le dispositif à faible coût Cyclone II EP2C35, ce kit de développement fournit un environnement idéal pour le développement et le prototypage d'une gamme étendue d'applications intégrées sensibles au coût.

Contenu du kit :

Famille Nios II de processeurs intégrés • Les outils de développement Nios II comprennent : • Environnement de développement intégré (IDE) Nios II et débogueur • Outils GNU • Nios II Instruction Set Simulator (ISS) • **Système d'exploitation en temps réel MicroC/OS-II avec licence de développement** • Pile TCP/IP LightweightIP • Logiciel de conception Quartus II comprenant l'outil de développement de système SOPC Builder • Bibliothèque de périphériques de microprocesseurs standard • Carte de développement conforme à RoHS : • Dispositif Cyclone II EP2C35F672 • Logique de contrôle de configuration MAX EPM7128AE CPLD • SRAM synchrone 1 Mo • SDRAM DDR 16 Mo • Mémoire flash 16 Mo • Appareil de configuration série EPCS64 (64 Mbit) • Embase à connecteur CompactFlash pour cartes CompactFlash de type (40 disponibles) • Contrôleur d'accès aux médias/couche physique Ethernet 10/100 (PHY/MAC) • Connecteur Ethernet (RJ-45) • Un connecteur série (port RS-232 DB9) • Deux embases d'expansion/de prototype (2 x 41 broches E/S utilisateur disponible) • Connecteurs JTAG pour FPGA et CPLD • Connecteur de débogage/Mictor à trace • Un jeu d'embases PMC (32 bits) • Quatre commutateurs à bouton-poussoir définis par l'utilisateur • Huit DEL définies par l'utilisateur • Affichage double DEL à 7 segments • Circuit de réinitialisation de mise sous tension • Câbles et accessoires : • Câble de téléchargement, rév B USB-Blaster • Câble série (RS-232) • Alimentation 9 V • Cordons d'alimentation internationaux • Module cristaux liquides • Câble Ethernet (7) (RJ45) • Adaptateur croisé Ethernet • De nombreux logiciels et matériels de conceptions de référence sont ciblés sur la carte de développement Nios édition Cyclone II • Abonnement d'un an aux mises à jour des outils associés au processeur Nios II • Il n'y a aucune licence ou droit d'auteur associé au kit de développement Nios II utilisé pour le développement avec les dispositifs FPGA d'Altera et ASIC structuré de la série HardCopy • Coupon donnant une réduction de 20 % pour une formation technique Altera dispensée par un intervenant en Amérique du Nord

544-1698-ND (DK-NIOS-2C35N) 842.77

Kit d'évaluation intégré Nios® II, édition Cyclone™ III



Le kit d'évaluation intégré Nios II, édition Cyclone III, est une plate-forme d'évaluation de qualité et économique destinée aux développeurs de solutions intégrées. Les développeurs de logiciels, et notamment ceux qui découvrent la conception de FPGA, peuvent installer et évaluer Nios II Embedded Design Suite (EDS) - une suite de développement logiciel complète pour applications intégrées - gratuitement. Les exemples et les didacticiels de logiciel inclus sont fournis avec l'intégralité du code source et montrent des applications telles qu'une visionneuse d'images, un serveur Web, une accélération C vers matériel (C2H) et une application graphique.

Contenu du kit :

CARTE DE DÉMARRAGE CYCLONE III : Cyclone III EP3C25F324 FPGA • Configuration : circuit USB-Blaster™ intégré (comprend un CPLD EPM3128A d'Altera) qui permet le téléchargement des fichiers de configuration du FPGA via le port USB de l'utilisateur • Alimentation et dispositifs analogiques de la technologie linéaire : • Alimentation électrique à découpage L™4603EV-1 • Régulateurs de commutation et abaisseurs de tension LTC3413, LT1959 • Mémoire : • 32 Mo de SDRAM DDR • 1 Mo de SRAM synchrone • 16 Mo de mémoire Flash P30/P33 d'intel • Cadencage : oscillateur sur carte de 50 MHz • Indicateurs et commutateurs : • Six boutons-poussoirs au total, quatre contrôlés par l'utilisateur • Sept DEL au total, quatre contrôlées par l'utilisateur • **CARTE FILLE LCD** : • Écran tactile LCD couleur : résolution de 800 x 480 • CODEC audio de qualité CD 24 bits avec entrée de ligne, sortie de ligne et prise d'entrée pour micro • Contrôleur d'accès aux médias/couche physique Ethernet 10/100 (PHY/MAC) • Connecteurs : • Sortie VGA • Entrée TV composite • Sortie audio, entrée audio et entrée micro • Carte SD (Secure digital) • Connecteur série (port RS-232 DB9) • PS/2 • Connecteur Ethernet (RJ-45) • **CD-ROM DU KIT D'ÉVALUATION NIOS II** : • Exemples d'applications : • Sélection d'application • Visionneuse d'images • Accélération de Mandelbrot avec le compilateur Nios C2H • Configuration de FPGA distant/serveur Web • Didacticiels matériels : • Créez une conception FPGA en une heure • Construisez un système de processeur 32 bits à l'intérieur d'un FPGA • Didacticiels logiciel : Ma première application logicielle • Documentation complète : • Guide de démarrage rapide • Guide d'utilisation • Manuel de référence • Schéma, tracé et nomenclature de la carte • Informations produit et partenaire • **CÂBLES ET ACCESSOIRES** : Carte SD 128 Mo et adaptateur USB à carte SD • Câble USB • Alimentation 9 V • Cordons d'alimentation internationaux • Câble Ethernet (7) (RJ-45) • Adaptateur croisé Ethernet • **DVD ALTERA COMPLETE DESIGN SUITE (Gratuit)** : • Quartus® II Web Edition (logiciel de conception de FPGA) • ModelSim® Altera Web Edition (logiciel de simulation de FPGA de ModelSim) • Nios II Embedded Design Suite (logiciel pour micro-processeur 32 bits) • MicroC/OS-II (évaluation de système d'exploitation en temps réel) • Nios II C-to-Hardware (logiciel d'évaluation de compilateur d'accélération) • Emplage réseau TCP/IP NicheStack - Version d'évaluation de l'édition Nios II • MegaCore® IP Library (bibliothèque de blocs de propriété intellectuelle)

544-2411-ND (DK-N2EVAL-3C25N) 380.30

Kit de développement DSP, édition Cyclone™ II



Le kit de développement DSP, édition Cyclone II fournit tout ce dont vous avez besoin pour développer des solutions entières de système sur puce programmable (SOPC).

Contenu du kit :

• Carte de développement Cyclone II DSP avec dispositif EP2C70 • Kit de développement DSP, édition CD-ROM Cyclone II, version 6.0.1 • CD-ROM DSP Builder version 6.0.1 • CD-ROM MathWorks MATLAB et Simulink Release, sorti 2006a (2006a) • CD-ROM Software Development Kit Edition (DKE) Quartus II, version 6.0 SP1 • CD-ROM de Nios® II Embedded Processor Windows Evaluation Edition, version 6.0.1 • CD-ROM bibliothèque IP MegaCore, version 6.0.1 • Filtre antireflet SLP-50 de mini-circuits • Câble SMA • Câble de téléchargement USB-Blaster et câble USB • Alimentation électrique et adaptateurs permettant une utilisation au Royaume-Uni, aux nord-américains, en Europe et au Japon • Manuel d'installation du logiciel de configuration Quartus II et de licence pour PC

544-1699-ND (DK-DSP-2C70N) 842.77

Kit de développement vidéo, édition Cyclone™ II



Le kit de développement vidéo, édition Cyclone II, présentant des convertisseurs analogique-numérique de la famille vidéo TVP5146 de Texas Instrument (TI), fournit un environnement de développement complet pour le traitement des images et de vidéo numériques. Le kit facilite le traitement de conception entier par l'implantation matérielle. Le kit de développement vidéo Cyclone II contient la carte de développement DSP Cyclone II, la carte fille d'entrée vidéo Altera, l'outil de développement DSP Builder, le logiciel de développement Quartus II, les blocs de propriété intellectuelle (IP), des laboratoires et conceptions de référence système ainsi que de la documentation, des câbles et des alimentations.

Contenu du kit :

• Carte de développement DSP Cyclone II EP2C70 : composant EP2C70F672C6 Cyclone II • Carte fille d'entrée vidéo : • Canaux d'entrée vidéo composite TI TVP5146 (prennent en charge les sorties BT.656 10 bits, NTSC/PAL) • E/S analogique : • Deux convertisseurs analogique-numérique 14 bits, 125 Mps - TI ADS5500 • Deux convertisseurs numérique-analogique 14 bits, 165 Mps - TI DAC904 • Convertisseurs numérique-analogique VGA • Décodeur/codeur stéréo audio (CODEC), 96 kHz • E/S numérique : • Connecteur EMIF pour kit de démarrage DSP (DSK) C6000 de TI destiné à activer l'extension périphérique et les coprocesseurs FPGA • Connecteur MISCTOR pour analyseurs logiques Agilent et Tektronix • Connecteur d'expansion/de prototype • Mémoire : • DDR2 256 Mo • SRAM synchrone 1 Mo • 2 dispositifs EPCS64 • Logiciel d'évaluation MATLAB/Simulink • Outil de développement DSP Builder • Quartus II DKE • Blocs IP d'évaluation • Laboratoires et conceptions de référence système : • Conception de référence de traitement des images et de la vidéo • Conception de filtre Builder DSP • Conception de traitement d'image DSP Builder/SOPC Builder • Conception de référence de coprocesseur de transformation de Fourier rapide pour TMS320C6416DSK TI • Conceptions de référence Nios II • Conception de référence DDR2 DIMM • Câbles et accessoires : • Câble de téléchargement USB-Blaster • Alimentation • Cordons d'alimentation internationaux

544-1703-ND (DK-VIDEO-2C70N) 927.47

Carte fille d'entrée vidéo



La carte fille d'entrée vidéo d'Altera active la vidéo composite à interfacer avec des cartes de développement FPGA d'Altera ou de partenaires tiers équipés d'un connecteur d'extension standard. Elle est idéale aux applications de développement qui nécessitent d'effectuer un traitement d'images avec des solutions de traitement d'image vidéo. La carte fille est comprise en tant que kit de développement vidéo, édition Cyclone II et elle peut être achetée en tant qu'article séparé.

Caractéristiques : • 2 canaux d'entrée vidéo composite utilisant TVP5146 ADC de Texas Instrument (TI) • Prise en charge de NTSC/PAL • Sortie BT.656 10 bits • Compatibilité avec les connecteurs d'extension et standard dans la plupart des kits de développement Altera

544-1704-ND (DK-VIDEO-TVP5146N) 165.17



Kit de développement PCI avec Cyclone™ II

La carte de développement PCI Express Cyclone II EP2C35 fournit une plate-forme matérielle pour le développement et le prototypage PCI Express, DDR2 SDRAM ainsi que l'interface 10/100/1,000 Ethernet. En se basant sur les dispositifs FPGA Cyclone II et à l'aide des fonctions MegaCore d'Altera ou de votre propre IP, la carte de développement PCI Express Cyclone II EP2C35 permet aux utilisateurs de résoudre rapidement des problèmes de conception qui nécessitent généralement des solutions personnalisées et dépensant beaucoup de temps.

649-1001-ND (KS-ALT-2C35-30) 1270.50

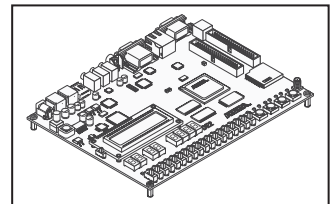


Carte de développement et de formation DE2

Caractéristiques : FPGA : • Cyclone II



EP2C35F672C6 FPGA et composant à configuration série EPCS16 Périphériques d'E/S : • USB Blaster intégré pour configuration FPGA • 10/100 Ethernet, RS-232, port IR • Sortie vidéo (CNA 10 bits VGA) • Entrée vidéo (NTSC/PAL/Multi-format) • USB 2.0 (type A et type B) • Port PS/2 pour clavier ou souris • Entrée de ligne, sortie de ligne, entrée micro (CODEC audio 24 bits) • Embases d'extension (76 broches de signal) Mémoire • 8 Mo de SDRAM, 512 Ko de SRAM, 4 Mo de mémoire Flash • Fente de lecture de carte mémoire SD Commutateurs, DEL, afficheurs et horloges : • 18 commutateurs à bascule • 4 commutateurs à bouton-poussoir antiparasités • 18 DEL rouges, 9 DEL vertes • Huit afficheurs à 7 segments • Écran LCD 16 x 2 • Oscillateurs 27 et 50 MHz, entrée d'horloge SMA externe



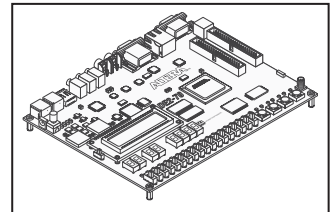
P0301-ND (P0301) 419.27

Remarque : des tarifs pour institutions d'enseignement sont disponibles ; appelez Digi-Key pour plus d'information.

Carte de développement et de formation DE2-70



Comprend : • FPGA Cyclone® II 2C70 d'Altera • Composant à configurations série EPCS16 d'Altera • USB Blaster (sur carte) pour la programmation et le contrôle de l'API de l'utilisateur ; les modes de programmation JTAG et Active Serial (AS) sont pris en charge • 2 Mo de SSRAM • 2 x 32 Mo de SDRAM • 8 Mo de mémoire Flash • Port pour carte SD • 4 commutateurs à boutons-poussoirs • 18 commutateurs à bascule • 18 DEL utilisateur rouges • 9 DEL utilisateur vertes • Oscillateur 50 MHz et oscillateur 28,63 MHz pour sources d'horloge • CODEC audio de qualité CD 24 bits avec entrée de ligne, sortie de ligne et prise d'entrée pour micro • Convertisseur N/A VGA (CNA triple, haut débit, 10 bits) avec connecteur de sortie VGA • 2 connecteurs d'entrée décodeur (NTSC/PAL/SECAM) et TV • Contrôleur Ethernet 10/100 avec connecteur • Contrôleur USB hôte/esclave avec connecteurs USB de type A et de type B • Émetteur-récepteur RS-232 et connecteur 9 broches • Connecteur PS/2 pour souris/clavier • Émetteur-récepteur IrDA • 1 connecteur SMA • Deux embases d'extension 40 broches avec protection par diode



P0304-ND (P0304) 507.35

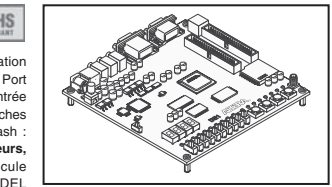
Remarque : des tarifs pour institutions d'enseignement sont disponibles ; appelez Digi-Key pour plus d'information.

Carte de développement et de formation DE1

Spécifications : FPGA : • FPGA Cyclone II



EP2C20F484C7 FPGA et composant à configuration série EPCS4 Périphériques d'E/S : • USB Blaster intégré pour port RS-232 à configuration FPGA • Réseau de résistances CNA VGA (4 096 couleurs) • Port PS/2 pour clavier ou souris • Entrée de ligne, sortie de ligne, entrée micro (CODEC audio 24 bits) • Embases d'extension (76 broches de signal) Mémoire • SDRAM : 8 Mo, SRAM : 512 Ko, Flash : 4 Mo • Fente de lecture de carte mémoire SD Commutateurs, DEL, afficheurs et horloges : • 10 commutateurs à bascule • 4 commutateurs à bouton-poussoir antiparasités • 10 DEL rouges, 8 DEL vertes • Quatre affichages à 7 segments • Oscillateurs 27 et 50 MHz, entrée d'horloge SMA externe



P0528-ND (P0528) 134.99

Kits de développement et capteur numériques

P0424-ND : le kit TRDB_LCM contient tout ce dont vous avez besoin pour développer des applications utilisant un panneau numérique sur la carte Altera DE2 et sur le kit de développement



de démarrage Altera Cyclone II (kit de démarrage CII). **Contenu du kit** : • Conceptions de référence complètes et code source pour la mise en œuvre d'un lecteur TV ou d'un générateur de motifs de couleurs à l'aide des kits de démarrage TRDB_LCM et Altera DE2/CII.

P0307-ND : le kit de développement d'écran LCD tactile ultra haute résolution de 4,3" offre aux utilisateurs un écran LCD tactile haute qualité, couleur de 800 x 480 ainsi que des conceptions de référence complètes avec code source pour leur permettre de développer des applications utilisant un écran tactile sur les cartes Altera DE2-70/DE2/DE1 et sur les kits de démarrage Altera Cyclone II/Cyclone III.

P0349-ND : le module d'appareil photo numérique 1,3 mégapixels TRDB_DC2 contient tout ce dont vous avez besoin pour construire un appareil photo numérique de 1,3 mégapixels sur la carte Altera DE2/DE1 et sur le kit de démarrage CII. **Contenu du kit** : • TRDB_DC2 : carte fille de 1,3 mégapixels • Conception de référence complète avec code source dans Verilog • Manuel d'utilisation avec exemples de démonstration

P0424-ND (P0424) Kit de développement d'écran numérique 3,6" 83.85

P0307-ND (P0307) Kit de développement d'écran tactile numérique 4,3" 143.99

P0349-ND (P0349) Kit de développement d'appareil photo numérique de 1,3 mégapixels 59.29